BEST AVAILABLE COPY

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-261997

(43)公開日 平成7年(1995)10月13日

(51) Int.Cl.6

識別配号

庁内整理番号

技術表示箇所

G06F 9/06

5.4

540 M 7230-5B

G11C 16/06

G11C 17/00

FΙ

309 Z

審査請求 未請求 請求項の数18 OL (全 9 頁)

(21)出願番号

特願平6-50074

(22)出願日

平成6年(1994)3月22日

(71)出願人 390008235

ファナック株式会社

山梨県南都留郡忍野村忍草字古馬場3580番

地

(72)発明者 柴田 幸雄

山梨県南都留郡忍野村忍草字古馬場3580番

地 ファナック株式会社内

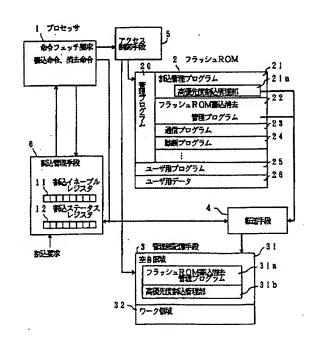
(74)代理人 弁理士 服部 毅巖

(54) 【発明の名称】 フラッシュROM管理方式

(57)【要約】

【目的】 管理プログラムとデータとを一つのフラッシュROM管理 カ式を提供する。

【構成】 フラッシュROMに対する書込処理あるいは 消去処理の場合、転送手段4はフラッシュROM2内の フラッシュROM書込消去プログラム22と高優先度割 込管理部21aとを、管理部記憶手段3の空き領域31 に転送する。そして、割込管理手段6はプロセッサ1に 対する割込要求を禁止する。さらに、アクセス制御手段 5はプロセッサ1からの命令のフェッチ先を、フラッシ ュROM2から管理部記憶手段3に移動する。そして、 管理部記憶手段3内に転送されたフラッシュROM書込 消去管理プログラム31aが、フラッシュROM2への 書き込みあるいは消去を管理する。書き込み等が行われ ているあいだ、高優先度の割込要求のみを許可してい る。これによって、管理プログラム20を格納したフラ ッシュROM2に対して、書き込みまたは消去ができ 3.



1

【特許請求の範囲】

【請求項1】 フラッシュROMを使用するデータ処理 装置のフラッシュROM管理方式において、

管理プログラムとデータとを格納するフラッシュROM ٤.

前記管理プログラム内のフラッシュROM書込消去管理 プログラムを格納することができる管理部記憶手段と、 前記フラッシュROMに対する書込処理あるいは消去処

理等の場合は、前記フラッシュROM書込消去管理プロ グラムを前記フラッシュROMから前記管理部記憶手段 10 に転送する転送手段と、

前記フラッシュROM書込消去管理プログラムが前記管 理部記憶手段に書き込まれた際には、命令のフェッチ先 を前記管理部記憶手段に移動し、フラッシュROMに対 する書き込みあるいは消去が終了すると、命令のフェッ チ先をフラッシュROMに戻すアクセス制御手段と、

を有することを特徴とするフラッシュROM管理方式。

【請求項2】 前配フラッシュROMに対する前記書込 処理あるいは前配消去処理が開始されてから、書き込み あるいは消去が終了するまで割り込みを禁止する割込管 20 理手段を有することを特徴とする請求項1記載のフラッ シュROM管理方式。

【請求項3】 前記データ処理装置は、数値制御装置で あることを特徴とする請求項1記載のフラッシュROM 管理方式。

【請求項4】 前記データ処理装置は、プログラマブル コントローラであることを特徴とする請求項1記載のフ ラッシュROM管理方式。

【請求項5】 前記管理部記憶手段は、ダイナミックラ 項1記載のフラッシュROM管理方式。

【請求項6】 フラッシュROMを使用するデータ処理 装置のフラッシュROM管理方式において、

管理プログラムを格納するフラッシュROMと、

前記管理プログラム内のフラッシュROM書込消去管理 プログラムを格納することができる管理部記憶手段と、

前記フラッシュROMに対する書込処理あるいは消去処 理等の場合は、前記フラッシュROM書込消去管理プロ グラムを前記フラッシュROMから前記管理部記憶手段 に転送する転送手段と、

前記フラッシュROM書込消去管理プログラムが前記管 理部記憶手段に書き込まれた際には、命令のフェッチ先 を前記管理部記憶手段に移動し、フラッシュROMに対 する書き込みあるいは消去が終了すると、命令のフェッ チ先をフラッシュROMに戻すアクセス制御手段と、

を有することを特徴とするフラッシュROM管理方式。

【請求項7】 前記フラッシュROMに対する前記書込 処理あるいは前記消去処理が開始されてから、書き込み あるいは消去が終了するまで割り込みを禁止する割込管 理手段を有することを特徴とする請求項6記載のフラッ 50

シュROM管理方式。

【請求項8】 前記データ処理装置は、数値制御装置で あることを特徴とする請求項6記載のフラッシュROM 管理方式。

【請求項9】 前記データ処理装置は、プログラマブル コントローラであることを特徴とする請求項6記載のフ ラッシュROM管理方式。

【請求項10】 前記管理部記憶手段は、ダイナミック ラムまたはスタティックラムであることを特徴とする請 求項6記載のフラッシュROM管理方式。

【請求項11】 フラッシュROMを使用するデータ処 理装置のフラッシュROM管理方式において、

管理プログラムとデータとを格納するフラッシュROM

前記管理プログラム内の高優先度の割り込み要求を管理 する高優先度割込管理部と、フラッシュROM書込消去 管理プログラムとを格納することができる管理部記憶手 段と、

前記フラッシュROMに対する書込処理あるいは消去処 理等の場合は、前記高優先度割込管理部と前記フラッシ ュROM番込消去管理プログラムとを前記フラッシュR OMから前記管理部記憶手段に転送する転送手段と、

前記フラッシュROMに対する書き込みあるいは消去を 実行中に、高優先度の割り込み要求があった際には、前 記管理部記憶手段内に転送された高優先度割込管理部に 割り込み処理を行わせる割込管理手段と、

前配高優先度割込管理部と前記フラッシュROM書込消 去管理プログラムが前記管理部記憶手段に書き込まれた 際には、命令のフェッチ先を前記管理部記憶手段に移動 ムまたはスタティックラムであることを特徴とする請求 30 し、フラッシュROMに対する書き込みあるいは消去が 終了すると、命令のフェッチ先をフラッシュROMに戻 すアクセス制御手段と、

を有することを特徴とするフラッシュROM管理方式。

【請求項12】 前記データ処理装置は、数値制御装置 であることを特徴とする請求項11記載のフラッシュR OM管理方式。

【請求項13】 前記データ処理装置は、プログラマブ ルコントローラであることを特徴とする請求項11記載 のフラッシュROM管理方式。

40 【請求項14】 前記管理部記憶手段は、ダイナミック ラムまたはスタティックラムであることを特徴とする講 求項11記載のフラッシュROM管理方式。

【請求項15】 フラッシュROMを使用するデータ処 理装置のフラッシュROM管理方式において、管理プロ グラムを格納するフラッシュROMと、

前記管理プログラム内の高優先度の割り込み要求を管理 する高優先度割込管理部と、フラッシュROM書込消去 管理プログラムとを格納することができる管理部記憶手 段と、

前記フラッシュROMに対する書込処理あるいは消去処

-1092-

理等の場合は、前記高優先度割込管理部と前記フラッシ ュROM書込消去管理プログラムとを前記フラッシュR OMから前記管理部記憶手段に転送する転送手段と、

前記フラッシュROMに対する書き込みあるいは消去を 実行中に、高優先度の割り込み要求があった際には、前 記管理部記憶手段内に転送された高優先度割込管理部に 割り込み処理を行わせる割込管理手段と、

前記高優先度割込管理部と前記フラッシュROM書込消 去管理プログラムが前記管理部記憶手段に書き込まれた 際には、命令のフェッチ先を前記管理部記憶手段に移動 10 【0005】 し、フラッシュROMに対する書き込みあるいは消去が 終了すると、命令のフェッチ先をフラッシュROMに戻 すアクセス制御手段と、

を有することを特徴とするフラッシュROM管理方式。 【讃求項16】 前記データ処理装置は、数値制御装置 であることを特徴とする請求項15記載のフラッシュR OM管理方式。

【讃求項17】 前記データ処理装置は、プログラマブ - ルコントローラであることを特徴とする請求項15記載 のフラッシュ R OM管理方式。

【請求項18】 前記管理部記憶手段は、ダイナミック ラムまたはスタティックラムであることを特徴とする請 求項15記載のフラッシュROM管理方式。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明はメモリとしてフラッシュ ROMを用いたデータ処理装置のフラッシュROM管理 方式に関し、特に管理プログラムとデータとを又は管理 プログラムをフラッシュROMに格納するフラッシュR OM管理方式に関する。

[0002]

【従来の技術】各種コンピュータ、数値制御装置、及び プログラマブルコントローラ等がある。これらのデータ 処理装置では、管理プログラムを格納する読み取り専用 メモリ(ROM)や、データの一時的な格納場所として もちいられるランダムアクセスメモリ(RAM)が使用 される。これらのメモリに格納された命令をプロセッサ が実行することにより、データ処理装置は様々な作業を 行うことができる。

【0003】ROMにはフラッシュROM、EPRO M, EEPROM, 及びマスクROMがある。EPRO Mは消去を電気的に行うことができず、紫外線を照射す ることによってデータを一括消去する。一方、フラッシ ュROMとEEPROMとはデータ書き込みや消去を電 気的に行うことができる。

【0004】フラッシュROMに書き込みまたは消去等 を行う場合は、フラッシュROMは読み取り可能なモー ドから読み取り不可能な書込モードあるいは消去モード 等になる。(以後、書込モードと消去モード及びその他 リード不可能なモードとを合わせて、書込消去モードと 50

呼ぶ。)

従来のデータ処理装置では、書き換える必要のないデー タはマスクROMに格納し、オンポード上で電気的に書 き込みや消去の必要があるデータについてはEEPRO MやフラッシュROMに格納するのが一般的である。そ して、フラッシュROMはEEPROMに比べ安価で大 容量のものがあるので、管理プログラム等の命令や、各 種パラメータ等のデータの区別なく格納できることが求 められている。

【発明が解決しようとする課題】しかし、フラッシュR OMが書込消去モードの場合には、フラッシュROMか ら命令をフェッチすることが出来ないため、管理プログ ラムはフラッシュROM以外のメモリに格納しておかな ければならない。

【0006】もし、フラッシュROMに管理プログラム を格納すると、フラッシュROMにデータの書き込みま たは消去の命令が出された際に、フラッシュROMは書 込消去モードになってしまい管理プログラムにアクセス 20 することができない。そのため、書き込みまたは消去等 の読み取りできないモードに入ると、フラッシュROM の管理プログラムを読み取ることができず、CPUの動 作を保証できない。

【0007】したがって、従来の小規模なデータ処理装 置においてフラッシュROMに格納しているのはデータ のみである場合が多く、管理プログラムは別のメモリに 格納し、フラッシュROMに格納する命令はユーティリ ティプログラムやユーザプログラム等の命令に限られ る。(以後、これらの管理プログラム以外のプログラム 30 と各種データとを含めてデータとよぶ。)

このように、全ての命令やデータを安価なフラッシュR OMに格納することができず、少なくとも管理プログラ ムが格納できる他のメモリを設けなければならないとい う問題点があった。

【0008】本発明はこのような点に鑑みてなされたも のであり、管理プログラムとデータとを一つのフラッシ ュROMに格納することができるフラッシュROM管理 方式を提供することを目的とする。

[0009]

【課題を解決するための手段】本発明では上記課題を解 決するために、フラッシュROMを使用するデータ処理 装置のフラッシュROM管理方式において、管理プログ ラムとデータとを又は管理プログラムを格納するフラッ シュROMと、前記管理プログラム内のフラッシュRO M曹込消去管理プログラムを格納することができる管理 部記憶手段と、前記フラッシュROMに対する書込処理 あるいは消去処理の場合は、前記フラッシュROM書込 消去管理プログラムを前記フラッシュROMから前記管 理部記憶手段に転送する転送手段と、前記フラッシュR OM書込消去管理プログラムが前記管理部記憶手段に書

き込まれた際には、命令のフェッチ先を前記管理部記憶 手段に移動し、フラッシュROMに対する書き込みある いは消去等の読み取り不可能なモードが終了すると、命 令のフェッチ先をフラッシュROMに戻すアクセス制御 手段と、を有することを特徴とするフラッシュROM管 理方式が提供される。

【0010】また、管理プログラムとデータとを又は管 理プログラムを格納するフラッシュROMと、前記管理 プログラム内の高優先度の割り込み要求を管理する高優 先度割込管理部と、フラッシュROM番込消去管理プロ 10 が終了すると、命令のフェッチ先をフラッシュROMに グラムとを格納することができる管理部記憶手段と、前 記フラッシュROMに対する書込処理あるいは消去処理 等の場合は、前記高優先度割込管理プログラムと前記フ ラッシュROM書込消去管理部とを前記フラッシュRO Mから前記管理部記憶手段に転送する転送手段と、前記 フラッシュROMに対する書き込みあるいは消去を実行 中に、高優先度の割り込み要求があった際には、前記管 理部記憶手段内に転送された高優先度割込管理部に割り 込み処理を行わせる割込管理手段と、前記高優先度割込 管理部と前記フラッシュROM書込消去管理プログラム 20 が記憶手段に書き込まれた際には、命令のフェッチ先を 前記管理部記憶手段に移動し、フラッシュROMに対す る書き込みあるいは消去が終了すると、命令のフェッチ 先をフラッシュROMに戻すアクセス制御手段と、を有 することを特徴とするフラッシュROM管理方式が提供 される。

[0011]

【作用】管理部記憶手段は、フラッシュROM書込消去 管理プログラムを格納することができる。転送手段は、 フラッシュROMに対する書込処理あるいは消去処理等 30 の場合は、管理プログラム内のフラッシュROM書込消 去管理プログラムを管理部記憶手段に転送する。アクセ ス制御手段は、フラッシュROM書込消去管理プログラ ムが管理部記憶手段に転送された際には、命令のフェッ チ先を前記管理部記憶手段に移動する。そして、フラッ シュROMに対する書き込みあるいは消去が終了する と、命令のフェッチ先をフラッシュROMに戻す。

【0012】このようにして、管理プログラムを格納し たフラッシュROMにたいして、書き込みまたは消去等 をすることができる。また、フラッシュROMに対する 40 書込処理あるいは消去処理等を実行中においても、優先 順位の高い割り込み要求の割り込み処理を行うために、 以下のような手段がある。

【0013】管理部記憶手段は、前記管理プログラム内 の高優先度の割り込み要求を管理する高優先度割込管理 部と、フラッシュROM書込消去管理プログラムとを格 納することができる。

【0014】転送手段は、フラッシュROMに対する樹 込処理あるいは消去処理等の場合は、高優先度割込管理 部とフラッシュROM書込消去管理プログラムとを管理 50

部記憶手段に転送する。

【0015】CPUは、フラッシュROMに書き込みあ るいは消去を行っている間に高優先度の割り込み要求が あったときは、管理部記憶手段内の高優先度割込管理部 の割り込み処理を行なう。

【0016】アクセス制御手段は、フラッシュROM書 込消去管理プログラムが記憶手段に書き込まれた際に は、命令のフェッチ先を管理部記憶手段に移動する。そ して、フラッシュROMに対する書き込みあるいは消去 戻す。

[0017]

【実施例】以下、本発明の実施例を図面に基づいて説明 する。図1は本発明の概略を示すプロック図である。本 発明の主な構成要素には、プロセッサ1と、フラッシュ ROM2と、管理部記憶手段3とがある。この管理部記 憶手段には、通常RAMを使用する。さらに、プロセッ サ1の命令のフェッチ先を制御するアクセス制御手段5 と、フラッシュROM2内の管理プログラム20の一部 を管理部記憶手段3に転送する転送手段4と、割り込み を管理する割込管理手段6とが設けられている。

【0018】プロセッサ1は、命令を実行すると次の命 令を順次要求する。この命令をメモリから読みだす動作 がフェッチである。また、フラッシュROM2に対する 書き込みの要求または消去の要求があると、書込命令ま たは消去命令を出力する。

【0019】割込管理手段6には割込イネーブルレジス タ11と割込ステータスレジスタ12がある。割込イネ ープルレジスタ11は、他の装置または別のプログラム を実行中のタスクからの割り込み要求の許可、あるいは 禁止を制御する。このレジスタ内の対応するビットが 「0」の場合は、そのピットに対応する割り込みが発生 してもプロセッサ1が割り込み処理を行うことを禁止す る。割込ステータスレジスタ12は、割り込み要求の状 祝を示すレジスタである。このレジスタ内の各ピットが 割り込み要求のフラグであり、割り込み要求があると、 その割り込み要求に対応したビットが「1」になりフラ **グがセットされる。**

【0020】フラッシュROM2には、システム全体を 管理するための管理プログラム20と、ユーザが目的に 応じて実行するユーザ用プログラム25と、ユーザ用プ ログラム25の実行に必要なデータや実行結果等が記録 されているユーザ用データ26とが格納されている。

【0021】管理プログラム20は、割込管理プログラ ム21、フラッシュROM書込消去管理プログラム2 2、通信プログラム23、および診断プログラム24等 その他色々な処理プログラムに分かれている。

【0022】割込管理プログラム21は、割り込み処理 要求があった際の割り込み処理ルーチンである。この割 り込み処理ルーチンは、割込管理手段6に割り込み要求 7

があると、割込イネーブルの対応するビットが割込可能 状態ならばCPUは割込ベクタが示すアドレスにジャン プし割り込み処理を実行する。また、この割り込み処理 ルーチンは、割り込み要求の優先度別に分かれており、 そのうち高優先度の割り込み処理ルーチンを高優先度割 込管理部21aとする。どの位の優先度以上が高優先度 であるかは、各優先度における処理の重要性を考慮し任 意に設定する。

【0023】フラッシュROM書込消去管理プログラム 22は、フラッシュROM2のセクタ保護、ID読み出 10 し、内容の消去、あるいはフラッシュROM2に対する 書き込み等のアクセス全てを管理する。

【0024】通信プログラム23は、外部機器と通信するために使用する。また、診断プログラム24は、データ処理装置のハードウェア障害を発見するためのプログラムである。なお、管理プログラム20には、以上に説明したプログラム以外にもシステムを管理するための様々なプログラムが含まれている。

【0025】管理部配憶手段3には、主にDRAMやSRAMが使用される。管理部配憶手段3には、ワーク領2の域32と、未使用の空き領域31とがある。ワーク領域32は、プロセッサ1がデータを処理するための領域等の各種用途に使用する。このワーク領域32で使用していない領域が空き領域31である。フラッシュROM2が書込消去モードの場合には、この空き領域31に高優先度割込管理部31bとフラッシュROM書込消去管理プログラム31aとが格納され、フラッシュROM2の書き込み、あるいは消去を制御し、さらに高優先度の割り込み処理を実行する。

【0026】転送手段4は、フラッシュROM2に対す 30 は消去処理を開始する。 る書込処理、あるいは消去処理の場合は、フラッシュR (S2)転送手段4は、 OM2内の高優先度割込管理部21aとフラッシュRO 1a、およびフラッシュ M書込消去管理プログラム22とを管理部記憶手段3内 22を、RAM内の空きの空き領域31に転送する。 (S3)割込管理手段

【0027】アクセス制御手段5は、転送手段4によりフラッシュROM2内の高優先度割込管理部21aとフラッシュROM書込消去管理プログラム22とを管理部記憶手段3内の空き領域31に転送されると、プロセッサ1からの命令フェッチ要求による命令フェッチ先をフラッシュROM2からRAM3に移動する。これによっ40て、RAM3内に格納されたフラッシュROM2に対する書き込み、あるいは消去を管理する。そして、アクセス制御手段5は、フラッシュROMに対する書き込み、あるいは消去が終了した際には、命令フェッチ先をフラッシュROM2に戻す。

【0028】割込管理手段6は、フラッシュROM2に対する魯込処理、あるいは消去処理に入る前に割込イネーブルレジスタ11の全てのビットを割り込み禁止の状態にする。割り込みを禁止しているあいだは、割込ステ 50

ータスレジスタ12を監視し、高優先度の割込処理要求があった際には、RAM3内に格納されている高優先度割込管理部31bに従って割り込み処理を実行する。

【0029】図2は本発明を実施するためのプログラマプルコントローラ(PLC)のハードウェアの構成図である。プロセッサ1はフラッシュROM2に格納されたシステムプログラムに従って、PLC全体を制御する。通常ワークRAM72はプロセッサ1のシステムプログラムのシーケンスプログラムを実行するときのワーク領域、あるいは入出力信号等の領域として使用される。そして、フラッシュROM2に書き込み、あるいは消去を行う場合には高優先度割込管理部とフラッシュROM消去管理プログラムとを格納する。

【0030】通信インタフェースは、シーケンスプログラム等を外部装置からダウンロードしたり、外部装置に、現在のシーケンスプログラム等を送る等のデータの授受を行う。

【0031】入出力インタフェース73は入出力信号のインタフェースであり、制御対象である外部装置とのデータの入出力を行う。これらの要素はパス74で結合されている。

【0032】図3は本発明によるフラッシュROM管理方式のフローチャートを示す図である。このフローチャートを図1と対比して説明する。なお、ステップS1からS4、及びS11はフラッシュROM2内の命令を実行しており、ステップS5からS10は、管理記憶手段3内の命令を実行している。このフローチャートにおいて管理記憶手段はRAMであるとする。

[S1] フラッシュROM2に対する書込処理、あるい は消去処理を開始する。

(S2) 転送手段4は、高優先度割込管理プログラム2 1 a、およびフラッシュROM書込消去管理プログラム 2 2 を、RAM内の空き領域31に転送する。

(S3)割込管理手段6は、割込イネーブルレジスタ11の全てのビットを割り込み禁止の状態にする。

(S4) アクセス制御手段5は、命令のフェッチ先をフラッシュROM2からRAM3に移動する。

[S5] RAM3に転送されたフラッシュROM書込消去管理プログラム31aに従って、フラッシュROM2を書込消去モードにする。

(S6) フラッシュROM書込消去管理プログラム31 aに従って、書き込みあるいは消去が完了したかどうかを判断し、完了していればステップS9に進み、完了していなければステップS7へ進む。

[S7] 割込ステータスレジスタ12に高優先度の割込要求があるかどうかを確認する。高優先度の割込要求があればステップS8に進み、高優先度の割込要求がなければステップS6に進む。

[S8] RAM3に転送されている高優先度割込管理部31bに従って、割込処理を実行する。割込処理が終わ

るとステップS6に進む。

[S9] フラッシュROM書込消去管理部31aに従っ て、フラッシュROM2を読み取りモードにする。 (読 み取りモードにする必要がないフラッシュROMの場合 は、S9は必要ない。)

(S10) アクセス制御手段5は、命令のフェッチ先を RAM3からフラッシュROM2に戻す。

[S11] 割込管理手段6の、割込イネーブルレジスタ 11の全てのビットを割り込み許可の状態にする。

【0033】これで、フラッシュROM2に対する書き 10 込み、あるいは消去が終了する。なお、RAM3に格納 されている高優先度割込管理部31bとフラッシュRO M書込消去管理部31aとはフラッシュROM2に対す る書き込み、あるいは消去が終了すると消去される。た だし領域があまっていれば、消去する必要はもちろんな 17

【0034】このようにして、フラッシュROM2にユ 一ザ用プログラム25やユーザ用データ26とともに管 理プログラム20を格納しても、フラッシュROM2の 内容の変更や消去が可能となる。したがって、フラッシ 20 ュROM2と別に管理プログラム用のメモリを設ける必 要がなくなる。

【0035】また、RAM3内には、高優先度割込管理 部21aとフラッシュROM書込消去管理プログラム2 2とが格納できるだけの空き領域31があればよいた め、使用するメモリ容量が少なくてすむ。さらに、RA M3を使用するのはフラッシュROM2に対し書き込 み、あるいは消去を行うときだけであるため、それ以外 のときには自由に空き領域31を使用することができ る.

【0036】さらに、フラッシュROM2に対し書き込 み、あるいは消去を行っているときにも、高優先度の割 り込み要求を受け付けているため、ハードウェアに障害 が発生した場合など、重要な割り込みに対処することが できる.

【0037】上記の説明では、割込イネーブルレジスタ の全てのピットを割込み禁止状態にし、命令のフェッチ 先をRAMに移動してから、フラッシュROM2を書込 消去モードにするとしたが、フラッシュROM2のモー ドを変えるための手順は複数の手順に分かれているた 40 3 管理部記憶手段 め、フラッシュの内容を読み取りできないところまで、 処理を進め、フェッチ先をRAMに移動し、割込みイネ ープルレジスタの全てのビットを割込み禁止状態にする こともできる。これにより、低い優先割込が入っている

10 にもかかわらず対応できない時間を短くすることができ る。

【0038】また、フラッシュROM書込消去管理プロ グラム全部を管理部記憶手段3に移動したが管理部記憶 手段の空き領域が少ない場合は、フラッシュROM書込 消去管理プログラム内の消去部、書込部等に細分化して 転送をくりかえしながら、図3を実行することもでき る。

【0039】また、データ処理装置はプログラマブルコ ントローラであるとしたが、数値制御装置やその他の処 理装置とすることもできる。また、フラッシュROMに は、管理プログラムとデータ(管理プログラム以外の書 き換えることの可能なプログラムをも含む。)とを格納 し、データへの書き込み、あるいは消去を行うとした が、管理プログラムに対し、書き込み、あるいは消去が 行われる場合もある。そのような場合には、フラッシュ ROMに管理プログラムのみを格納してもよい。

[0040]

【発明の効果】以上説明したように本発明では、フラッ シュROMに対する書き込み、あるいは消去の命令が出 された際に、フラッシュROM書込消去管理プログラム を管理部記憶手段に転送し、処理を管理部記憶手段内に 移すようにしたため、管理プログラムとデータとを、又 は管理プログラムを一つのフラッシュROMに格納して おくことができるようになった。

【0041】また、フラッシュROM書込消去管理部と ともに高優先度割込管理部をも管理部記憶手段に格納す るようにしたため、フラッシュROMが書込あるいは消 去モードであっても、高優先度の割込処理を実行するこ 30 とができるようになった。

【図面の簡単な説明】

【図1】本発明の概略を示すプロック図である。

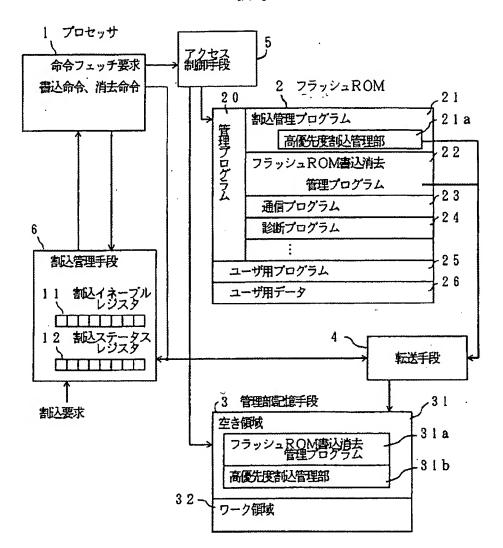
【図2】本発明を実施するためのプログラマブルコント ローラ(PLC)のハードウェアの構成図である。

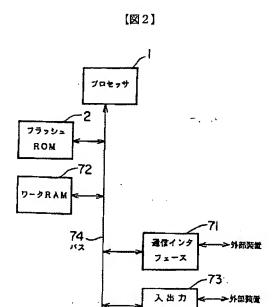
【図3】本発明によるフラッシュROM管理方式のフロ ーチャートを示す図である。

【符号の説明】

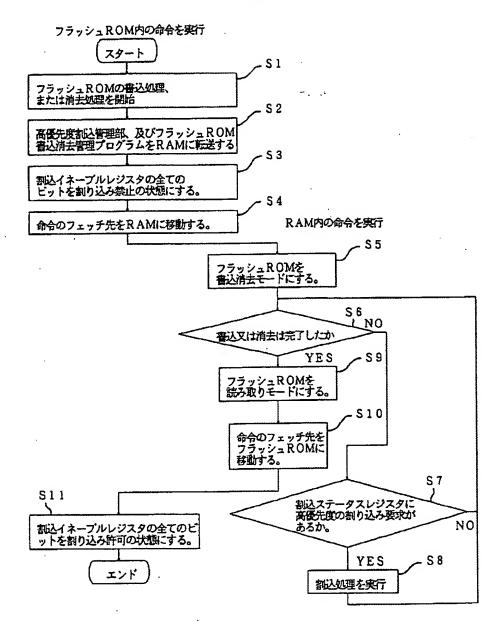
- 1 プロセッサ
- 2 フラッシュROM
- 4 転送手段
- 5 アクセス制御手段
- 6 割込管理手段

【図1】





【図3】



This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
FADED TEXT OR DRAWING
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
□ other:

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.